

卒業研究報告

題目

デジタル回路の設計

指導教員

原 央 教授

報告者

木村 知史

平成 13 年 2 月 9 日

高知工科大学 電子・光システム工学科

1. 概要

デジタル回路設計のために必要な知識獲得のため、大きく3つの項目について調査し、実験した。1つは現在の主流であるMOS集積回路で、設計のための基盤となるMOSトランジスタの動作について調査した。もう1つは実際の回路で設計および測定の技術を取得するために、標準ICを使った回路の作成、そしてもう少し規模の大きなものとして8bitCPUアーキテクチャの設計をした。