

# 卒業研究報告書

題目

FPGA による画像処理回路の試作

---

指導教員

橘 昌良 助教授

---

報告者

宮崎 晶子

---

平成 17 年 2 月 22 日

## 1 . 概要

VHDL を使用した回路の設計方法を学び、動画の動きを検出するデジタル回路を実際に設計する。また、必要な VHDL の文法や支援ツールの使用方法、回路設計の知識を得るために、文献調査や演習を行う。

以下に本論文の構成をまとめる。

- 第 1 章 本論文の概要
- 第 2 章 本論分の目的
- 第 3 章 FPGA について
- 第 4 章 回路を実現するための VHDL 記述
- 第 5 章 まとめ
- 第 6 章 終わりに
- 第 7 章 参考文献
- 謝辞

最後に付録として、VHDL のソースを添付する。